

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-38928

(43) 公開日 平成11年(1999) 2月12日

(51) Int.Cl.⁶

識別記号

F I

G 0 9 G 3/20

G 0 9 G 3/20

K

G 0 2 F 1/133

5 6 0

G 0 2 F 1/133

5 6 0

G 0 9 G 3/28

G 0 9 G 3/28

K

3/36

3/36

審査請求 未請求 請求項の数9 OL (全 16 頁)

(21) 出願番号

特願平9-197597

(22) 出願日

平成9年(1997) 7月23日

(71) 出願人 000005049

シャープ株式会社

大阪府大阪市阿倍野区長池町22番22号

(74) 代理人 弁理士 原 謙三

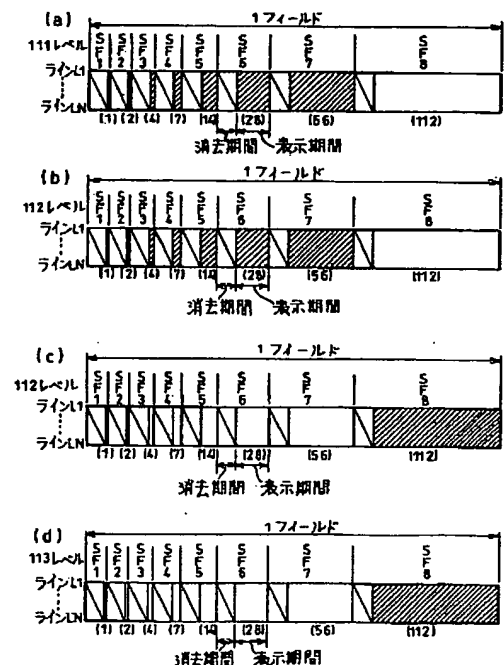
最終頁に続く

(54) 【発明の名称】 表示装置

(57) 【要約】

【課題】 サブフィールド数を増やすことなく、かつ階調数をできるだけ多くして、時間分割階調表示に伴う偽ノイズや偽輪郭の発生を最小限に抑えることを可能とする。

【解決手段】 1フィールドを例えば8つのサブフィールドSF1～SF8で構成する。各サブフィールド期間SF1～SF8に対応する表示期間の時間幅比を、1:2:4:7:14:28:56:112とする。このとき、例えば、112レベルを表示するとき、前の表示状態が111以下のレベルであったか113以上のレベルであったかを判断して、111以下のレベルであれば図1(b)の冗長発光パターンを、113以上のレベルであれば図1(c)の従来発光パターンを用いる。



【特許請求の範囲】

【請求項1】1フィールドを表示期間の時間幅比が異なる複数のサブフィールドで構成することにより多階調表示を行う表示装置において、各サブフィールド期間に対応する表示期間の時間幅比が、

$1 : \dots : 2^m : \dots : (2^A - B) \times 2^k : \dots$
但し、 m は $1 \sim A-1$ の変数、 k は $0 \sim n-A-1$ の変数、 n はサブフィールド数、 A は2以上の整数、及び B は1以上の整数であることを特徴とする表示装置。

【請求項2】1フィールドを表示期間の時間幅比が異なる複数のサブフィールドで構成することにより多階調表示を行う表示装置において、各サブフィールド期間に対応する表示期間の時間幅比が、

$1 : (M^A - B) \times M^k : \dots$

または、

$1 : \dots : M^m : \dots : (M^A - B) \times M^k : \dots$
但し、 M (M は3以上の整数)は最下位ビット以外の各ビットに相当するサブフィールド期間での表示可能な階調数であり、 m は $1 \sim A-1$ の変数、 k は $0 \sim n-A-1$ の変数、 n はサブフィールド数、 A は1以上の整数、及び B は1以上の整数であることを特徴とする表示装置。

【請求項3】互いに平行に配置された複数の走査電極と、上記走査電極に直交する方向に互いに平行に配置された複数のデータ電極と、上記走査電極とデータ電極との間に配され、強誘電性液晶からなる液晶層とを備え、上記走査電極とデータ電極との交差によりマトリクス状に形成される各画素が、各々複数の副画素からなることを特徴とする請求項2に記載の表示装置。

【請求項4】互いに平行に配置された複数の走査電極と、上記走査電極に直交する方向に互いに平行に配置された複数のデータ電極と、上記走査電極とデータ電極との間に配され、強誘電性液晶からなる液晶層とを備え、上記データ電極へ印加するパルス電圧を制御することにより、上記走査電極とデータ電極との交差によりマトリクス状に形成される各画素の明るさを変化させることを特徴とする請求項2に記載の表示装置。

【請求項5】互いに平行に配置された複数の走査電極と、上記走査電極に直交する方向に互いに平行に配置された複数のデータ電極と、上記走査電極とデータ電極との間に配され、強誘電性液晶からなる液晶層とを備え、上記走査電極とデータ電極との交差によりマトリクス状に形成される各画素が各々複数の副画素からなり、かつ上記データ電極へ印加するパルス電圧を制御することにより、各画素の明るさを変化させることを特徴とする請求項2に記載の表示装置。

【請求項6】 n 個のサブフィールド期間に対応する表示期間をそれぞれ $SP1$ 、 \dots 、 SPi 、 \dots 、 SPn (i は

$A+1$ 以上 n 以下の整数)で表したとき、表示期間 $SP2 \sim SPi$ が明るく、かつ表示期間 $SP1$ 、 $SP(i+1) \sim SPn$ が暗い第1の表示状態と、該第1の表示状態の次の明るさのレベルであり、表示期間 $SP1 \sim SPi$ が明るく、かつ表示期間 $SP(i+1) \sim SPn$ が暗い第2の表示状態と、該第2の表示状態と同じ明るさのレベルであり、表示期間 $SP(i+1)$ が明るく、かつ表示期間 $SP1 \sim SPi$ 、 $SP(i+2) \sim SPn$ が暗い第3の表示状態と、該第3の表示状態の次の明るさのレベルであり、表示期間 $SP1$ 、 $SP(i+1)$ が明るく、かつ表示期間 $SP2 \sim SPi$ 、 $SP(i+2) \sim SPn$ が暗い第4の表示状態とを有することを特徴とする請求項1ないし5の何れかに記載の表示装置。

【請求項7】第2または第3の表示状態の明るさのレベルを選択するときに、各画素の1フィールド前の表示状態が、第1の表示状態の明るさのレベル以下の場合には次の表示状態として第2の表示状態を選択する一方、第4の表示状態の明るさのレベル以上の場合には次の表示状態として第3の表示状態を選択することを特徴とする請求項6に記載の表示装置。

【請求項8】隣接する画素の表示状態を第2の表示状態と第3の表示状態とを用いて互いに異ならせることを特徴とする請求項6に記載の表示装置。

【請求項9】ある画素の表示状態を第2または第3の表示状態とするとともに、該画素の周囲の画素の表示状態が、第1の表示状態の明るさのレベル以下の場合には該周囲の画素の表示状態を第2の表示状態とする一方、第4の表示状態の明るさのレベル以上の場合には該周囲の画素の表示状態を第3の表示状態とすることを特徴とする請求項6に記載の表示装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、時間分割階調表示方式を用いるプラズマ・ディスプレイ・パネルや強誘電性液晶表示装置等の表示装置に関するものである。

【0002】

【従来の技術】プラズマ・ディスプレイ・パネル(以下、PDPと略称する)や強誘電性液晶表示装置(以下、FLCDと略称する)等の本質的に2値表示を行う表示装置では、1フィールド期間(または1フレーム期間)の間に複数のサブフィールド(またはサブフレーム)走査を行い、その累積効果で階調表示を行う時間分割階調表示方式が取り入れられている。

【0003】例えば、PDPでは、図12に示すように、1フィールド期間を8つのサブフィールド期間 $SF1 \sim SF8$ に分割し、各サブフィールド期間 $SF1 \sim SF8$ をさらにアドレス期間と表示期間に分割している。そして、この各サブフィールド期間 $SF1 \sim SF8$ に対応する表示期間の時間幅比を $1:2:4:8:16:3$

2:64:128とし、各サブフィールド期間SF1〜SF8の表示を独立にON/OFFすることで256階調表示を実現している。

【0004】しかし、このような時間分割階調表示方式では、図13に示す通り127レベルを表示する場合はPDPの127レベルの発光期間が1フィールド期間の前半に集中し、128レベルを表示する場合は逆に後半に集中する。尚、同図においては、斜線部分がPDPの発光を示している。

【0005】従って、ある画素が127レベルから128レベルへ変化するとき、その瞬間に1フィールド期間に渡りPDPが発光しない非発光期間が存在してしまい、暗い画素となって画像に現れ画質を損なってしまう。また、図示しないが逆に128レベルから127レベルへ変化する瞬間は明るい線となって画像に現れ画質を損なうという問題がある。

【0006】このような現象は、静止画像の明るさが127レベルと128レベルとが交互に存在する場合（例えば、表示すべき明るさが127レベルと128レベルの中間の場合、A/D変換回路のアナログ/デジタル変換ノイズにより同一の画素が127レベルと128レベルの値をランダムに取る）、127レベルから128レベルへ変化する瞬間と、128レベルから127レベルへ変化する瞬間とがノイズとして認識され、画質を著しく損なうことに繋がる。以下、このような現象を偽ノイズと略称する。

【0007】この他、図14に示すように、127レベルの明るさの背景101の中を128レベルの明るさの物体102が移動する場合、移動する明るさ128レベルの物体102を目で追うこととなる。従って、例えば、物体102が像102aから像102bへと移動する場合には、本来明るさ128レベルの物体102が明るさ0レベルの部分と明るさ128レベルの部分と明るさ255レベルの部分から構成されていると認識され、画質を著しく損なうこともある。以下、このような現象を偽輪郭と略称する。

【0008】上記のような問題を解決するための方法として、図12の従来手法の時間幅比「128」の上位1ビットを図15に示すように64:64の2つのサブフィールドSF8-1、SF8-2に再分割する方法（以下、上位ビット分割手法と略称する）が特開平7-175439号公報に開示されている。

【0009】また、図12に示す時間幅比「64」、「128」の2つのサブフィールドを図16に示すように48:48:48:48の4つのサブフィールドに再分割し、各サブフィールドを1フィールド期間の前半と後半に再配置する方法（以下、サブフィールド再配置手法と略称する）が“Dynamic False Contours on PDPs-Fatal or Curable?” IDW '96 Workshop on Plasma Displays pp251-254 に電気通信大学の御子柴氏により

説明されている。このとき、時間幅比「48」の4つのサブフィールドを1フィールド期間の時間中心から順に発光させ、発光期間の時間中心が著しく移動しないよう点灯させている。

【0010】また、図17に示す通り最下位ビットに対応する時間幅比「1」のサブフィールドの隣に、もう1つ時間幅比「1」のサブフィールドを持たせる階調表示方法（以下、最下位フィールド付加手法と略称する）が特開平8-278767号公報に開示されている。このとき、1画素の発光期間の時間中心の移動が大きい $2^n - 1$ （例えば $n=4$ のとき、15）レベルから 2^n （例えば、16）レベルへ変化したときのみ、新たに付加した最下位ビットを点灯させ、発光期間の時間中心の移動を抑えている。

【0011】

【発明が解決しようとする課題】ところで、従来、上述の偽ノイズの問題や偽輪郭の問題はPDP特有の問題と認識されていたが、いくつかの実験を行った結果、これらの問題は時間分割階調表示を行う表示装置に共通の問題であることが判ってきた。

【0012】例えば、FLCDでもPDP同様、図18に示すように、1フィールド期間を3つのサブフィールド期間SF1〜SF3に分割し、各サブフィールド期間SF1〜SF3をさらに消去期間と表示期間に分割し、この各サブフィールド期間SF1〜SF3に対応する表示期間の時間幅比を1:2:4とし、各サブフィールド期間SF1〜SF3の表示を独立にON/OFFすることで8階調表示を実現している。しかしながら、このFLCDでも最近、時間分割階調表示を行う限りPDP同様、偽ノイズや偽輪郭が発生することが判った。

【0013】そこで、従来提案されている偽ノイズや偽輪郭を緩和できる上位ビット分割手法、サブフィールド再配置手法、あるいは最下位フィールド付加手法を用いることを検討したが、いずれの手法を用いても必要なサブフィールド数が増えるという問題が発生する。

【0014】これは、FLCDのような容量性負荷（即ち、強誘電性液晶）を駆動する表示装置では致命的な欠点である。つまり、FLCDは、本願発明の説明図である図11の第1段に示す走査電圧をFLCDの走査電極L（本願発明の説明図である図10参照）へ印加し、図11の第2段に示すデータ電圧をデータ電極S（図10参照）へ印加し、その差電圧である図11の第3段に示す画素電圧を走査電極Lとデータ電極Sの間にある強誘電性液晶（以下、FLCと略称する）6（図10参照）へ印加しFLCを駆動しているため、駆動周波数が高くなるほど電極末端での波形歪みの問題や、電極を流れる電流による発熱の問題が発生する。

【0015】また、FLCDやPDPでは、走査期間

は、
1 走査期間 = 1 フィールド期間 / (走査線数 × サブフィ

ールド数)

で決まるので、HDTVやXGAのような走査の多い表示装置では1走査期間が短くなり過ぎてサブフィールド数を確保できないという問題もある。

【0016】例えば、このような走査期間の制限によりサブフィールド数を全ての手法で8とした場合、従来手法では時間幅比1:2:4:8:16:32:64:128の時間分割階調表示で256階調表示できていたものが、上位ビット分割手法では時間幅比1:2:4:8:16:32:32:32の時間分割階調表示で128階調表示、サブフィールド再配置手法では時間幅比16:16:1:2:4:8:16:16の時間分割階調表示で64階調表示、最下位フィールド付加手法でも時間幅比1:1:2:4:8:16:32:64の時間分割階調表示で129階調表示しかできない。

【0017】本発明は、上記従来の問題点を解決するためになされたもので、その目的は、図12の従来手法と同じサブフィールド数を保った場合、上記3手法に比べ表示可能な階調数が多く、かつ時間分割階調表示に伴う偽ノイズの問題や偽輪郭の問題を緩和することができる表示装置を提供することにある。

【0018】

【課題を解決するための手段】上記の目的を達成するために、本発明の請求項1記載の表示装置は、1フィールドを表示期間の時間幅比が異なる複数のサブフィールドで構成することにより多階調表示を行う表示装置において、各サブフィールド期間に対応する表示期間の時間幅比が、

1:、…、 2^m :、…、 $(2^A - B) \times 2^k$:、…
但し、 m は1~ $A-1$ の変数、 k は0~ $n-A-1$ の変数、 n はサブフィールド数、 A は2以上の整数、及び B は1以上の整数であることを特徴としている。

【0019】上記の構成によれば、1画素が2値表示の表示装置において、各サブフィールド期間を独立にON/OFFさせることによって時間分割階調表示を行うことができる。このとき、時間軸方向の画像の明るさの変化に応じて適切にサブフィールド期間のON/OFFを制御すれば、サブフィールド数を同一にした場合に、従来と比較して格段に多い階調数で、時間分割階調表示方式に伴う偽ノイズや偽輪郭の問題を解消することができる。特に、画像が明るい表示期間の時間中心の移動が大きい $(2^A - B) \times 2^k - B$ レベルから $(2^A - B) \times 2^k$ レベル、あるいは $(2^A - B) \times 2^k + B$ レベルから $(2^A - B) \times 2^k$ レベルへ変化するとき、偽ノイズや偽輪郭の発生を効果的に抑えることが可能となる。

【0020】また、請求項2に記載の表示装置は、1フィールドを表示期間の時間幅比が異なる複数のサブフィールドで構成することにより多階調表示を行う表示装置において、各サブフィールド期間に対応する表示期間の時間幅比が、

1: $(M^A - B) \times M^k$:、…

または、

1:、…、 M^m :、…、 $(M^A - B) \times M^k$:、…
但し、 M (M は3以上の整数) は最下位ビット以外の各ビットに相当するサブフィールド期間での表示可能な階調数であり、 m は1~ $A-1$ の変数、 k は0~ $n-A-1$ の変数、 n はサブフィールド数、 A は1以上の整数、及び B は1以上の整数であることを特徴としている。

【0021】上記の構成によれば、1画素が M 値表示の表示装置において、請求項1に記載の構成と同様の作用効果が得られる。

【0022】請求項3に記載の通り、請求項2に記載の上記表示装置は、互いに平行に配置された複数の走査電極と、上記走査電極に直交する方向に互いに平行に配置された複数のデータ電極と、上記走査電極とデータ電極との間に配され、強誘電性液晶からなる液晶層とを備え、上記走査電極とデータ電極との交差によりマトリクス状に形成される各画素が、各々複数の副画素からなることが好ましい。

【0023】上記の構成によれば、1画素が複数の副画素に分割されているので、1画素について3値以上の階調表示が可能となる。従って、 M の値を自由に設定することができ、目的に応じた階調数を得ることが可能となる。

【0024】請求項4に記載の通り、請求項2に記載の表示装置は、互いに平行に配置された複数の走査電極と、上記走査電極に直交する方向に互いに平行に配置された複数のデータ電極と、上記走査電極とデータ電極との間に配され、強誘電性液晶からなる液晶層とを備え、上記データ電極へ印加するパルス電圧を制御することにより、上記走査電極とデータ電極との交差によりマトリクス状に形成される各画素の明るさを変化させることが好ましい。

【0025】上記の構成によれば、1画素内の明るいドメイン領域と暗いドメイン領域との比を変化させることができるので、1画素について3値以上の階調表示が可能となる。従って、 M の値を自由に設定することができ、目的に応じた階調数を得ることが可能となる。

【0026】請求項5に記載の通り、請求項2に記載の表示装置は、互いに平行に配置された複数の走査電極と、上記走査電極に直交する方向に互いに平行に配置された複数のデータ電極と、上記走査電極とデータ電極との間に配され、強誘電性液晶からなる液晶層とを備え、上記走査電極とデータ電極との交差によりマトリクス状に形成される各画素が各々複数の副画素からなり、かつ上記データ電極へ印加するパルス電圧を制御することにより、各画素の明るさを変化させることが好ましい。

【0027】上記の構成によれば、請求項3及び4の構成を組み合わせているので、該構成と同様の効果が得られると共に、さらに階調数の選択肢が増加するので、用

途に合わせて階調数を設定することが可能となる。

【0028】請求項6に記載の通り、請求項1ないし5の何れかに記載の表示装置は、 n 個のサブフィールド期間に対応する表示期間をそれぞれSP1、…、SP i 、…、SP n (i は $A+1$ 以上 n 以下の整数)で表したとき、表示期間SP2～SP i が明るく、かつ表示期間SP1、SP($i+1$)～SP n が暗い第1の表示状態と、該第1の表示状態の次の明るさのレベルであり、表示期間SP1～SP i が明るく、かつ表示期間SP($i+1$)～SP n が暗い第2の表示状態と、該第2の表示状態と同じ明るさのレベルであり、表示期間SP($i+1$)が明るく、かつ表示期間SP1～SP i 、SP($i+2$)～SP n が暗い第3の表示状態と、該第3の表示状態の次の明るさのレベルであり、表示期間SP1、SP($i+1$)が明るく、かつ表示期間SP2～SP i 、SP($i+2$)～SP n が暗い第4の表示状態とを有することが望ましい。

【0029】上記の構成によれば、同じ明るさのレベルの表示状態が2つあるので、画像の明るさの変化に応じて適切に2つの表示状態を選択すれば、表示期間の時間中心の移動を最小限に抑えることが可能となる。

【0030】請求項7に記載の通り、請求項6に記載の表示装置は、第2または第3の表示状態の明るさのレベルを選択するときに、各画素の1フィールド前の表示状態が、第1の表示状態の明るさのレベル以下の場合には次の表示状態として第2の表示状態を選択する一方、第4の表示状態の明るさのレベル以上の場合には次の表示状態として第3の表示状態を選択することが好ましい。

【0031】上記の構成によれば、1フィールドに渡って暗い画像となったり、明るい線が現れたりすることがなくなるので、画質の劣化を防止することが可能となる。

【0032】請求項8に記載の通り、請求項6に記載の表示装置は、隣接する画素の表示状態を第2の表示状態と第3の表示状態とを用いて互いに異ならせることが好ましい。

【0033】上記の構成によれば、第2の表示状態の画素と第3の表示状態の画素とが隣接することになるので、複数の画素をまとめて見たとした場合の表示期間の時間中心の移動を抑えることが可能となる。

【0034】請求項9に記載の通り、請求項6に記載の表示装置は、ある画素の表示状態を第2または第3の表示状態とするとともに、該画素の周囲の画素の表示状態が、第1の表示状態の明るさのレベル以下の場合には該周囲の画素の表示状態を第2の表示状態とする一方、第4の表示状態の明るさのレベル以上の場合には該周囲の画素の表示状態を第3の表示状態とすることが好ましい。

【0035】上記の構成によれば、周囲の画素を参照してから画素の表示状態を選択するので、複数の画素をま

とまりとして見た場合の表示期間の時間中心の移動を抑えることが可能となる。

【0036】

【発明の実施の形態】

【実施の形態1】本発明の実施の一形態について図1、図10、及び図11に基づいて説明すれば、以下の通りである。本実施形態では、表示装置として強誘電性液晶表示装置(以下、FLCDと略称する)を適用した場合について説明する。

【0037】【FLCDの基本構成】本実施形態に係るFLCDは、図10に示すように、液晶パネル1を有している。この液晶パネル1は、互いに対向する2枚の透光性の例えばガラスからなる基板2a・2bを備えている。

【0038】基板2aの表面には、例えばインジウム錫酸化物(以下、ITOと略称する)等からなる複数の透明なデータ電極Sが互いに平行に配置されている。これらのデータ電極Sは、例えば酸化シリコン(SiO_2)からなる透明な絶縁膜3aにより被覆されている。

【0039】一方、基板2bの表面には、例えばITOからなる複数の透明な走査電極Lがデータ電極Sと直交するように互いに平行に配置されている。これらの走査電極Lは、絶縁膜3aと同じ材料からなる透明な絶縁膜3bで被覆されている。

【0040】上記走査電極Lとデータ電極Sとの直交交差により、マトリクス状に複数の画素が形成されることとなる。

【0041】上記絶縁膜3a・3b上には、ラビング処理等の一軸配向処理が施された配向膜4a・4bがそれぞれ形成されている。配向膜4a・4bとしては、ポリビニルアルコール等が用いられる。

【0042】強誘電性液晶6は、配向膜4a・4bが対向するようにして封止剤5で貼り合わされた基板2a・2bの間の空間内に充填されて液晶層を形成している。強誘電性液晶6は、封止剤5に設けられた図示しない注入口から注入され、その注入口が封止されることにより封入される。

【0043】基板2a・2bは、さらに偏光軸が互いに直交するように配置された2枚の偏光板7a・7bで挟まれている。

【0044】【FLCDの駆動法】ブランキング駆動法を用いて、上記FLCDを駆動する場合について、図11に基づいて説明する。

【0045】図11の最上段に、このブランキング駆動法において走査電極Lに印加される走査電圧の波形を示す。この波形から明らかなように、上記ブランキング駆動法では、1フィールド期間は、2スロット(2 τ_s)の選択期間と、この選択期間よりも前に、選択期間と等しい長さの、2スロットの消去期間とを含む。

【0046】上記選択期間の第1スロットの波高値は0

Vであり、第2スロットには波高値 V_0 のストロボパルスが走査電圧として印加される。消去期間には上記ストロボパルスと逆極性を持ち、パルス幅が2スロットで波高値 V_0 のストロボパルスが印加される。

【0047】データ電極Sに印加されるデータ電圧は、図11の中段にその一例を示すように、2スロットを1周期とする両極性のパルスで表現される。上記データ電圧は、書き込みの場合は第1スロットが $-V_a$ 、第2スロットが $+V_a$ となり、非書き込みの場合、第1スロットが $+V_a$ 、第2スロットが $-V_a$ となる。

【0048】画素には、走査電圧とデータ電圧との電位差が印加される。図11の最下段に、上記走査電圧と上記データ電圧とによって画素に生じる画素電圧の波形を*

$$1: \dots : 2^k : \dots : (2^A - B) \times 2^k : \dots \dots (1)$$

但し、mは $1 \sim A-1$ の変数、kは $0 \sim n-A-1$ の変数、nはサブフィールド数、Aは2以上の整数、及びBは1以上の整数とする。

【0052】図1に、 $n=8$ 、 $A=3$ 、 $B=1$ とした場合の時間分割階調表示の説明図を示す。上記(1)式より、各サブフィールド期間SF1～SF8に対応する表示期間SP1～SP8の時間幅比は、

$$1:2:2^2:(2^3-1):(2^3-1) \times 2:(2^3-1) \times 2^2:(2^3-1) \times 2^3:(2^3-1) \times 2^4=1:2:4:7:14:28:56:112$$

となる。このときの階調数は、225階調表示である。

【0053】この場合、明るい表示期間の時間中心の移動が大きいのは、

① 表示レベルが $2+2^2=6$ レベルから $(2^3-1)=7$ レベル、または $1+2+2^2=7$ レベルから $1+(2^3-1)=8$ レベルへ変化する場合

② 表示レベルが $2+2^2+(2^3-1)=13$ レベルから $(2^3-1) \times 2=14$ レベル、または $1+2+2^2+(2^3-1)=14$ レベルから $1+(2^3-1) \times 2=15$ レベルへ変化する場合

③ 表示レベルが $2+2^2+(2^3-1)+(2^3-1) \times 2=27$ レベルから $(2^3-1) \times 2^2=28$ レベル、または $1+2+2^2+(2^3-1)+(2^3-1) \times 2=28$ レベルから $1+(2^3-1) \times 2^2=29$ レベルへ変化する場合

④ 表示レベルが $2+2^2+(2^3-1)+(2^3-1) \times 2+(2^3-1) \times 2^2=55$ レベルから $(2^3-1) \times 2^3=56$ レベル、または $1+2+2^2+(2^3-1)+(2^3-1) \times 2+(2^3-1) \times 2^2=56$ レベルから $1+(2^3-1) \times 2^3=57$ レベルへ変化する場合

⑤ 表示レベルが $2+2^2+(2^3-1)+(2^3-1) \times 2+(2^3-1) \times 2^2+(2^3-1) \times 2^3=111$ レベルから $(2^3-1) \times 2^4=112$ レベル、または $1+2+2^2+(2^3-1)+(2^3-1) \times 2+(2^3-1) \times 2^2+(2^3-1) \times 2^3=112$ レ

*示す。

【0049】〔FLCDの時間分割階調表示方法〕本実施形態では、時間分割階調表示の重み係数、即ち最下位ビット以外の各ビットに相当するサブフィールド期間で表示可能な階調数(M)が2の場合、即ち1画素が2値表示の場合について説明する。

【0050】ここで、1フィールド期間はn個のサブフィールド期間SF1～SFnに分割され、各サブフィールド期間SF1～SFnは、各々消去期間と表示期間とからなる。

【0051】上記各サブフィールド期間SF1～SFnに対応する表示期間SP1～SPnの時間幅比を、

ベルから $1+(2^3-1) \times 2^4=113$ レベルへ変化する場合
等が考えられる。

【0054】これらのうち、最も明るい表示期間の時間中心の移動が大きいのは、⑤表示レベルが111レベルから112レベル、または112レベルから113レベルへ変化する場合である。

【0055】図1の例では、111レベルの表示状態は、サブフィールド期間SF2～SF7における各表示期間が明るくなっており(図1(a)参照)、113レベルの表示状態は、サブフィールド期間SF1・SF8における各表示期間が明るくなっている(図1(d)参照)。

【0056】また、112レベルの表示状態としては、図1(b)に示す表示状態(以下、冗長発光パターンと略称する)と、図1(c)に示す表示状態(以下、従来発光パターンと略称する)とが存在する。上記冗長発光パターンでは、サブフィールド期間SF1～SF7における各表示期間が明るくなっており、従来発光パターンでは、サブフィールド期間SF8における表示期間が明るくなっている。

【0057】これにより、上記の場合で最も明るい表示期間の時間中心の移動が大きいのは、111レベルから従来発光パターンの112レベルへ変化するときと、冗長発光パターンの112レベルから113レベルへ変化するときであることがわかる。

【0058】従って、同じ112レベルを表示するとき、前の表示状態が111以下のレベルであったか113以上のレベルであったかを判断して、111以下のレベルであれば図1(b)の冗長発光パターンを、113以上のレベルであれば図1(c)の従来発光パターンを用いることにする。これにより、表示期間の時間中心の移動が抑えられる。

【0059】ここで、上記(1)式におけるAは階調数を決定するものであり、M(ここでは、2)、Bの値を一定としたとき、Aの値が大きい程階調数は大きな

る。

【0060】例えば、 $A=2$ 、 $B=1$ の場合は、時間幅比は、

$$1:2:(2^2-1):(2^2-1)\times 2:(2^2-1)\times 2^2:(2^2-1)\times 2^3:(2^2-1)\times 2^4:(2^2-1)\times 2^5=1:2:3:6:12:24:48:96$$

となり、階調数は193階調表示となる。

【0061】また、 $A=4$ 、 $B=1$ の場合は、時間幅比は、

$$1:2:2^2:2^3:(2^4-1):(2^4-1)\times 2:(2^4-1)\times 2^2:(2^4-1)\times 2^3=1:2:4:8:15:30:60:120$$

となり、階調数は241階調表示となる。

【0062】また、 B は従来発光パターンと冗長発光パターンとの2つのパターンを持つレベル間隔を決定するものであり、 M 、 A の値を一定にしたとき、 B の値が大きい程該レベル間隔は小さくなる。例えば、上述した $B=1$ の場合には、従来発光パターンと冗長発光パターンを持つのは $1+2+2^2=(2^3-1)=7$ レベル置きに1レベルであるが、 $B=2$ とすると、 $2+2^2=(2^3-2)=6$ レベル置きに2レベルとできる。従って、 B の値を大きくすれば、より時間分割階調表示に伴う偽ノイズの問題や偽輪郭の問題を緩和することが可能となる。

【0063】例えば、 $A=3$ 、 $B=2$ の場合は、時間幅比は、

$$1:2:2^2:(2^3-2):(2^3-2)\times 2:(2^3-2)\times 2^2:(2^3-2)\times 2^3:(2^3-2)\times 2^4=1:2:4:6:12:24:48:96$$

となり、レベル間隔は6となる。

【0064】また、 $A=3$ 、 $B=3$ の場合は、時間幅比は、

$$1:2:2^2:(2^3-3):(2^3-3)\times 2:(2^3-3)\times 2^2:(2^3-3)\times 2^3:(2^3-3)\times 2^4=1:2:4:5:10:20:40:80$$

となり、レベル間隔は5となる。

【0065】以上のように、本実施形態における表示装置は、1フィールドを表示期間の時間幅比が異なる複数のサブフィールドで構成することにより多階調表示を行う表示装置において、各サブフィールド期間に対応する表示期間の時間幅比が、上述の(1)式の関係を満たす構成である。

【0066】この構成によれば、例えば $n=8$ 、 $A=3$ 、 $B=1$ の場合には、表示可能な階調数が225階調表示で、時間分割階調表示に伴う偽ノイズの問題や偽輪郭の問題を緩和することができる。この階調数は、サブフィールド数を同じにした場合($n=8$)、従来の上位ビット分割手法では128階調表示、サブフィールド再配置手法では64階調表示、最下位フィールド付加手法

では129階調表示となるので、それらに比較すると階段に多くなっていることがわかる。

【0067】また、 n 個のサブフィールド期間に対応する表示期間をそれぞれ $SP1$ 、 \dots 、 SPi 、 \dots 、 SPn (i は $A+1$ 以上 n 以下の整数)で表したとき、表示期間 $SP2\sim SPi$ が明るく、かつ表示期間 $SP1$ 、 $SP(i+1)\sim SPn$ が暗い第1の表示状態(例えば、111レベル)と、該第1の表示状態の次の明るさのレベルであり、表示期間 $SP1\sim SPi$ が明るく、かつ表示期間 $SP(i+1)\sim SPn$ が暗い第2の表示状態(例えば、冗長発光パターンの112レベル)と、該第2の表示状態と同じ明るさのレベルであり、表示期間 $SP(i+1)$ が明るく、かつ表示期間 $SP1\sim SPi$ 、 $SP(i+2)\sim SPn$ が暗い第3の表示状態(例えば、従来発光パターンの112レベル)と、該第3の表示状態の次の明るさのレベルであり、表示期間 $SP1$ 、 $SP(i+1)$ が明るく、かつ表示期間 $SP2\sim SPi$ 、 $SP(i+2)\sim SPn$ が暗い第4の表示状態(例えば、113レベル)とを有している。

【0068】さらに、第2または第3の表示状態の明るさのレベルを選択するときに、各画面の1フィールド前の表示状態が、第1の表示状態の明るさのレベル以下の場合には次の表示状態として第2の表示状態を選択する一方、第4の表示状態の明るさのレベル以上の場合には次の表示状態として第3の表示状態を選択している。

【0069】従って、1フィールドに渡って暗い画像となったり、明るい線が現れたりすることがなくなるので、画質の劣化を防止することが可能となる。

【0070】尚、本実施形態では、サブフィールドの時間軸上での順番は、小さいビットに対応するサブフィールドから始めているが、これに限られることはない。即ち、サブフィールドの時間軸上での順番は、大きいビットに対応するサブフィールドから始めてもよいし、任意の順番でサブフィールドを配置してもよい。

【0071】〔実施の形態2〕本発明の実施形態2について図2ないし図8に基づいて説明すれば、以下の通りである。尚、説明の便宜上、前記の実施形態の図面に示した部材と同一の部材には同一の符号を付記し、その説明を省略する。

【0072】本実施形態では、FLCD等の本質的に2値表示を行う表示装置において、時間分割階調表示の重み係数、即ち最下位ビット以外の各ビットに相当するサブフィールド期間で表示可能な階調数(M)が3以上の場合について説明する。

【0073】ここで、1フィールド期間は n 個のサブフィールド期間 $SF1\sim SFn$ に分割され、各サブフィールド期間 $SF1\sim SFn$ は、各々消去期間と表示期間とからなる。

【0074】上記各サブフィールド期間 $SF1\sim SFn$ に対応する表示期間 $SP1\sim SPn$ の時間幅比を、

$$1 : (M^A - B) \times M^k : , \dots$$

または、

$$1 : , \dots : M^m : , \dots : (M^A - B) \times M^k : , \dots \quad (3)$$

但し、 m は $1 \sim A-1$ の変数、 k は $0 \sim n-A-1$ の変数、 n はサブフィールド数、 A は1以上の整数、及び B は1以上の整数とする。

【0075】上記 M を決定する手法としては、1画素を複数の副画素に分割する第1の手法（画素分割階調表示法）と、データ電極へ印加するパルス電圧を制御し画素の明るさを変化させる第2の手法とがある。

【0076】上記第1の手法を、図2に示すFLCDの場合について説明する。このFLCDは、実施形態1の液晶パネル1とデータ電極 S を除いて同様の構成である液晶パネル11を有している。つまり、液晶パネル11は、複数の走査電極 L と、該走査電極 L に直交交差する複数のデータ電極 S' とを備えている。また、液晶パネル11には、走査電極 L に走査電圧を印加するための走査電極駆動回路12と、データ電極 S' にデータ電圧を印加するためのデータ電極駆動回路13とが接続され、該データ電極駆動回路13にはI/Oコンバータ14が接続されている。

【0077】ここで、上記データ電極 S' を例えば電極幅比 $1:2:4$ の3つのサブデータ電極 S_1, S_2, S_3 に分割する。このように1画素を3つの副画素に分割することによって、図3(a)～(h)に示すように、各サブフィールド期間で0～7までの8階調表示が得られる。同図において、斜線部が明るい状態を示している。

【0078】第2の手法としては、例えば図4に示すように、FLCDではデータ電極へ印加するパルス電圧を変化させればよい。尚、同図において、縦軸はパルス高の光透過率を1としたときの相対値である。

【0079】これにより、例えば図5(a)～(e)のように1画素内の明るいドメイン領域22と暗いドメイン領域21の比を変化させられるので、各サブフィールド期間で3以上の多階調表示が得られる。

【0080】図6に、上記第1の手法により8階調表示($M=8$)を得たFLCDを用いて、 $n=3, A=1, B=1$ とした場合の時間分割階調表示の説明図を示す。上記(2)式より、各サブフィールド期間 $SF1 \sim SF3$ に対応する表示期間 $SP1 \sim SP3$ の時間幅比は、 $1:8-1:(8-1) \times 8=1:7:56$ となる。このときの階調数は、512階調表示である。

【0081】この場合、明るい表示期間の時間中心の移動が大きいのは、

- ① 表示レベルが6レベルから7レベル、または7レベルから8レベルへ変化する場合
 - ② 表示レベルが55レベルから56レベル、または56レベルから57レベルへ変化する場合
- 等が考えられる。

$$\dots (2)$$

【0082】これらのうち、最も明るい表示期間の時間中心の移動が大きいのは、②表示レベルが55レベルから56レベル、または56レベルから57レベルへ変化する場合である。

【0083】図6の例では、55レベルの表示状態は、サブフィールド期間 $SF1 \cdot SF2$ における各表示期間 $SP1 \cdot SP2$ がON状態となっており（図6(a)参照）、57レベルの表示状態は、サブフィールド期間 $SF1 \cdot SF3$ における各表示期間 $SP1 \cdot SP3$ がON状態となっている（図6(d)参照）。また、56レベルの表示状態としては、図6(b)に示す冗長発光パターンと、図6(c)に示す従来発光パターンとが存在する。尚、同図において、縦軸の数値は画素分割階調比を示しており、例えば、図6(a)のサブフィールド期間 $SF1$ では、画素は図3(g)の状態となっていることを示している。

【0084】これにより、上記の場合で最も明るい表示期間の時間中心の移動が大きいのは、55レベルから従来発光パターンの56レベルへ変化するときに、冗長発光パターンの56レベルから57レベルへ変化するときである。

【0085】従って、同じ56レベルを表示するとき、前の表示状態が55以下のレベルであったか57以上のレベルであったかを判断して、55以下のレベルであれば図6(b)の冗長発光パターンを、57以上のレベルであれば図6(c)の従来発光パターンを用いることにする。これにより、表示期間の時間中心の移動が抑えられる。

【0086】尚、図示しないが、同様に、 $n=3, A=2, B=1$ とした場合、上記(3)式より、各サブフィールド期間 $SF1 \sim SF3$ に対応する表示期間 $SP1 \sim SP3$ の時間幅比は、 $1:8:(8^2-1)=1:8:63$ となり、表示状態が62レベルから63レベル、または63レベルから64レベルへ変化する場合に、同様の結果が得られる。

【0087】次に、図7に、上記第1の手法と第2の手法とを組み合わせた場合の時間分割階調表示の説明図を示す。つまり、ここでは、データ電極を電極幅比 $1:2$ の2つのサブデータ電極に分割し、かつ最下位ビットに相当するサブフィールド期間のみデータ電極へ印加するパルス電圧を制御し画素の明るさを変化させる第2の手法を用いている。この場合、最下位ビットを除くビットに相当するサブフィールド期間では4階調表示のみであり、最下位ビットに相当するサブフィールド期間のみ例えば0～18の19階調表示とする。

【0088】図7の例の場合には、最下位ビット以外の

ビットに相当するサブフィールド期間では4階調表示のみ可能となるので $M=4$ であり、 $n=3$ 、 $A=1$ 、 $B=1$ としている。尚、同図において、SD1 (面積比=1) の1つの○は、「0, 1, 2, 3, 4, 5, 6」の7階調を、SD2 (面積比=2) の1つの○は、「0, 2, 4, 6, 8, 10, 12」の7階調を示しており、合計で0~18の19階調表示を示している。

【0089】上記(2)式より、各サブフィールド期間SF1~SF3に対応する表示期間の時間幅比は、 $1:(4-1):(4-1) \times 4 = 1:3:12$ となる。このときの階調数は、49階調表示(最下位ビットの階調数を考慮すると289階調表示)である。

【0090】この場合、明るい表示期間の時間中心の移動が大きいのは、

- ① 表示レベルが17レベルから18レベル、または18レベルから19レベルへ変化する場合
 - ② 表示レベルが71レベルから72レベル、または72レベルから73レベルへ変化する場合
 - ③ 表示レベルが141レベルから142レベル、または142レベルから143レベルへ変化する場合
- 等が考えられる。

【0091】これらのうち、最も明るい表示期間の時間中心の移動が大きいのは、②表示レベルが71レベルから72レベル、または72レベルから73レベルへ変化する場合である。

【0092】図7の例では、71レベルの表示状態は、表示期間SP1・SP2がON状態となっており(図8の左上段参照)、73レベルの表示状態は、表示期間SP1・SP3がON状態となっている(図8の左下段参照)。また、72レベルの表示状態としては、図8の右中段に示す従来発光パターンと、図8の左中段に示す冗長発光パターンが存在する。

【0093】これにより、上記の場合で最も明るい表示期間の時間中心の移動が大きいのは、71レベルから従来発光パターンの72レベルへ変化するときと、冗長発光パターンの72レベルから73レベルへ変化するときである。

【0094】従って、同じ72レベルを表示するとき、前の表示状態が71以下のレベルであったか73以上のレベルであったかを判断して、71以下のレベルであれば図8の左中段の冗長発光パターンを、73以上のレベルであれば図8の右中段の従来発光パターンを用いることにする。これにより、表示期間の時間中心の移動が抑えられる。

【0095】以上のように、本実施形態における表示装置は、1フィールドを表示期間の時間幅比が異なる複数のサブフィールドで構成することにより多階調表示を行う表示装置において、各サブフィールド期間に対応する表示期間の時間幅比が、上述の(2)あるいは(3)式の関係を満たす構成である。

【0096】この構成によれば、例えば $n=3$ 、 $A=1$ 、 $B=1$ の場合には、表示可能な階調数が512階調表示で、時間分割階調表示に伴う偽ノイズの問題や偽輪郭の問題を緩和することができる。サブフィールド数を同じにした場合($n=3$)、従来手法では時間幅比1:8:64の時間分割階調表示で584階調表示できていたものが、上位ビット分割手法では時間幅比1:4:4の時間分割階調表示で72階調表示、サブフィールド再配置手法では時間幅比4:1:4の時間分割階調表示で72階調表示、最下位フィールド付加手法では時間幅比1:1:8の時間分割階調表示で80階調表示しかできないが、本実施形態では時間幅比1:7:56の時間分割階調表示で512階調表示が可能となる。従って、サブフィールド数を同じにした場合、上位ビット分割手法、サブフィールド再配置手法、あるいは最下位フィールド付加手法に比べて、階調数が格段に多くなることがわかる。

【0097】また、例えば、 $M=4$ 、 $n=3$ 、 $A=1$ 、 $B=1$ の場合には、表示可能な階調数が $16 \times 3 + 1 = 49$ 階調表示(最下位ビットの階調数を考慮すると、 $16 \times 3 \times 6 + 1 = 289$ 階調表示)で、時間分割階調表示に伴う偽ノイズの問題や偽輪郭の問題を緩和することができる。サブフィールド数を同じにした場合($n=3$)、従来手法では時間幅比1:4:16の時間分割階調表示で $21 \times 3 + 1 = 64$ 階調表示できていたものが、上位ビット分割手法では時間幅比1:2:2の時間分割階調表示で $5 \times 3 + 1 = 16$ 階調表示、サブフィールド再配置手法でも時間幅比2:1:2の時間分割階調表示で16階調表示、最下位フィールド付加手法でも時間幅比1:1:4の時間分割階調表示で $6 \times 3 + 1 = 19$ 階調表示しかできないが、本実施形態では時間幅比1:3:12の時間分割階調表示で49階調表示が可能となる。従って、サブフィールド数を同じにした場合、上位ビット分割手法、サブフィールド再配置手法、あるいは最下位フィールド付加手法に比べて、階調数が各段に多くなることがわかる。

【0098】また、 n 個のサブフィールド期間に対応する表示期間をそれぞれSP1、…、SP*i*、…、SP*n*(i は $A+1$ 以上 n 以下の整数)で表したとき、表示期間SP2~SP*i*が明るく、かつ表示期間SP1、SP($i+1$)~SP*n*が暗い第1の表示状態(例えば、55あるいは71レベル)と、該第1の表示状態の次の明るさのレベルであり、表示期間SP1~SP*i*が明るく、かつ表示期間SP($i+1$)~SP*n*が暗い第2の表示状態(例えば、冗長発光パターンの56あるいは72レベル)と、該第2の表示状態と同じ明るさのレベルであり、表示期間SP($i+1$)が明るく、かつ表示期間SP1~SP*i*、SP($i+2$)~SP*n*が暗い第3の表示状態(例えば、従来発光パターンの56あるいは72レベル)と、該第3の表示状態の次の明るさのレベ

ルであり、表示期間SP1, SP(i+1)が明るく、かつ表示期間SP2~SPi, SP(i+2)~SPnが暗い第4の表示状態(例えば、57あるいは73レベル)とを有している。

【0099】さらに、第2または第3の表示状態の明るさのレベルを選択するときに、各画素の1フィールド前の表示状態が、第1の表示状態の明るさのレベル以下の場合には次の表示状態として第2の表示状態を選択する一方、第4の表示状態の明るさのレベル以上の場合には次の表示状態として第3の表示状態を選択している。

【0100】従って、1フィールドに渡って暗い画像となったり、明るい線が現れたりすることがなくなるので、画質の劣化を防止することが可能となる。

【0101】尚、本実施形態においては、データ電極を3つあるいは2つのサブデータ電極に分割したが、これに限られることはなく、必要に応じた分割数を選択すればよい。

【0102】尚、上記実施形態1及び2においては、1画素に着眼した場合について説明したが、複数の画素を全体的に見た場合には、次のような構成とすることにより、さらに表示期間を時間中心の移動を抑えることが可能となる。

【0103】即ち、図9に示すように、冗長発光パターンと従来発光パターンとの2つのパターンを有するあるレベル(例えば、上述の112レベル、56レベル、72レベル)を表示するときに、上下左右1画素毎に冗長発光パターン(同図の●に相当)と従来発光パターン(同図の○に相当)とを交互に変化させる構成とする。これによれば、複数の画素をまとまりとして見た場合の表示期間の時間中心の移動を抑えることが可能となる。

【0104】さらに、冗長発光パターンと従来発光パターンとの2つのパターンを有する任意レベル(例えば、上述の112レベル、56レベル、72レベル)を表示するときに、周囲の画素の明るさのレベルを参照し、明るさのレベルが該任意レベル以下の場合には周囲の画素の表示状態を冗長発光パターンとする一方、明るさのレベルが該任意レベル以上の場合には周囲の画素の表示状態を従来発光パターンとすることが好ましい。これによれば、複数の画素をまとまりとして見た場合の表示期間の時間中心の移動を抑えることが可能となる。

【0105】尚、上記実施形態1及び2では、FLCDの場合について説明したが、PDPでも同様に表示期間の時間幅比を設定すれば、同様の効果が得られる。

【0106】

【発明の効果】以上のように、本発明の請求項1に記載の表示装置は、各サブフィールド期間に対応する表示期間の時間幅比が、

$1: \dots : 2^m : \dots : (2^A - B) \times 2^k : \dots$
但し、mは1~A-1の変数、kは0~n-A-1の変数、nはサブフィールド数、Aは2以上の整数、及びB

は1以上の整数である構成である。

【0107】また、請求項2に記載の表示装置は、各サブフィールド期間に対応する表示期間の時間幅比が、

$1: (M^A - B) \times M^k : \dots$

または、

$1: \dots : M^m : \dots : (M^A - B) \times M^k : \dots$

但し、M(Mは3以上の整数)は最下位ビット以外の各ビットに相当するサブフィールド期間での表示可能な階調数であり、mは1~A-1の変数、kは0~n-A-1の変数、nはサブフィールド数、Aは2以上の整数、及びBは1以上の整数である構成である。

【0108】請求項1あるいは2に記載の構成によれば、1画素が2値表示あるいは3値表示以上の表示装置において、時間軸方向の画像の明るさの変化に応じて適切にサブフィールド期間のON/OFFを制御すれば、サブフィールド数を同一にした場合に、従来と比較して格段に多い階調数で、時間分割階調表示方式に伴う偽ノイズや偽輪郭の問題を解消することができるという効果を奏する。

【0109】請求項3に記載の通り、請求項2に記載の上記表示装置は、互いに平行に配置された複数の走査電極と、上記走査電極に直交する方向に互いに平行に配置された複数のデータ電極と、上記走査電極とデータ電極との間に配され、強誘電性液晶からなる液晶層とを備え、上記走査電極とデータ電極との交差によりマトリクス状に形成される各画素が、各々複数の副画素からなる構成である。

【0110】請求項4に記載の通り、請求項2に記載の表示装置は、互いに平行に配置された複数の走査電極と、上記走査電極に直交する方向に互いに平行に配置された複数のデータ電極と、上記走査電極とデータ電極との間に配され、強誘電性液晶からなる液晶層とを備え、上記データ電極へ印加するパルス電圧を制御することにより、上記走査電極とデータ電極との交差によりマトリクス状に形成される各画素の明るさを変化させる構成である。

【0111】請求項3あるいは4に記載の構成によれば、1画素について3値以上の階調表示が可能となるので、Mの値を自由に設定することができ、目的に応じた階調数を得ることが可能となるという効果を奏する。

【0112】請求項5に記載の通り、請求項2に記載の表示装置は、互いに平行に配置された複数の走査電極と、上記走査電極に直交する方向に互いに平行に配置された複数のデータ電極と、上記走査電極とデータ電極との間に配され、強誘電性液晶からなる液晶層とを備え、上記走査電極とデータ電極との交差によりマトリクス状に形成される各画素が各々複数の副画素からなり、かつ上記データ電極へ印加するパルス電圧を制御することにより、各画素の明るさを変化させる構成である。

【0113】これにより、請求項3及び4の構成を組み

合わせているので、該構成と同様の効果が得られると共に、さらに階調数の選択肢が増加するので、用途に合わせて階調数を設定することが可能となるという効果を奏する。

【0114】請求項6に記載の通り、請求項1ないし5の何れかに記載の表示装置は、 n 個のサブフィールド期間に対応する表示期間をそれぞれ $SP1$ 、 \dots 、 SPi 、 \dots 、 SPn (i は $A+1$ 以上 n 以下の整数)で表したとき、表示期間 $SP2 \sim SPi$ が明るく、かつ表示期間 $SP1$ 、 $SP(i+1) \sim SPn$ が暗い第1の表示状態と、該第1の表示状態の次の明るさのレベルであり、表示期間 $SP1 \sim SPi$ が明るく、かつ表示期間 $SP(i+1) \sim SPn$ が暗い第2の表示状態と、該第2の表示状態と同じ明るさのレベルであり、表示期間 $SP(i+1) \sim SPn$ が暗い第3の表示状態と、該第3の表示状態の次の明るさのレベルであり、表示期間 $SP1$ 、 $SP(i+1)$ が明るく、かつ表示期間 $SP2 \sim SPi$ 、 $SP(i+2) \sim SPn$ が暗い第4の表示状態とを有する構成である。

【0115】これにより、同じ明るさのレベルの表示状態が2つあるので、画像の明るさの変化に応じて適切に2つの表示状態を選択すれば、表示期間の時間中心の移動を最小限に抑えることが可能となるという効果を奏する。

【0116】請求項7に記載の通り、請求項6に記載の表示装置は、第2または第3の表示状態の明るさのレベルを選択するときに、各画素の1フィールド前の表示状態が、第1の表示状態の明るさのレベル以下の場合には次の表示状態として第2の表示状態を選択する一方、第4の表示状態の明るさのレベル以上の場合には次の表示状態として第3の表示状態を選択する構成である。

【0117】これにより、1フィールドに渡って暗い画像となったり、明るい線が現れたりすることがなくなるので、画質の劣化を防止することが可能となるという効果を奏する。

【0118】請求項8に記載の通り、請求項6に記載の表示装置は、隣接する画素の表示状態を第2の表示状態と第3の表示状態とを用いて互いに異ならせる構成である。

【0119】請求項9に記載の通り、請求項6に記載の表示装置は、ある画素の表示状態を第2または第3の表示状態とするときに、該画素の周囲の画素の表示状態が、第1の表示状態の明るさのレベル以下の場合には該周囲の画素の表示状態を第2の表示状態とする一方、第4の表示状態の明るさのレベル以上の場合には該周囲の画素の表示状態を第3の表示状態とする構成である。

【0120】請求項8あるいは9に記載の構成によれば、複数の画素をまとまりとして見た場合の表示期間の時間中心の移動を抑えることが可能となるという効果を

奏する。

【図面の簡単な説明】

【図1】本発明に係る実施形態1の表示装置における時間分割階調表示を示す説明図であり、(a)は111レベル、(b)は冗長発光パターン112レベル、(c)は従来発光パターン112レベル、(d)は113レベルを示す。

【図2】本発明に係る実施形態2の表示装置を示す構成図である。

10 【図3】(a)ないし(h)は、上記表示装置におけるデータ電極分割による階調表示を示す説明図である。

【図4】上記表示装置におけるデータ電極に印加するパルス電圧と、光透過率との関係を示すグラフである。

【図5】(a)ないし(e)は、上記表示装置におけるパルス電圧変化による階調表示を示す説明図である。

【図6】画素分割階調表示に時間分割階調表示を組み合わせた場合を示す説明図である。

20 【図7】画素分割階調表示及びパルス電圧変化による階調表示に時間分割階調表示を組み合わせた場合を示す説明図である。

【図8】図7の時間分割階調表示における3つのレベルを示す説明図である。

【図9】時間分割階調表示における空間的分散を示す説明図である。

【図10】上記実施形態1における強誘電性液晶装置を示す構成図である。

【図11】上記強誘電性液晶装置の駆動方法を示す波形図である。

30 【図12】プラズマ・ディスプレイ・パネルにおける従来手法の時間分割256階調表示を示す説明図である。

【図13】上記時間分割256階調表示の静止画像での問題点を示す説明図である。

【図14】上記時間分割256階調表示の動画像での問題点を示す説明図である。

【図15】プラズマ・ディスプレイ・パネルにおける上位ビット分割手法の時間分割256階調表示を示す説明図である。

40 【図16】プラズマ・ディスプレイ・パネルにおけるサブフィールド再配置手法の時間分割256階調表示を示す説明図である。

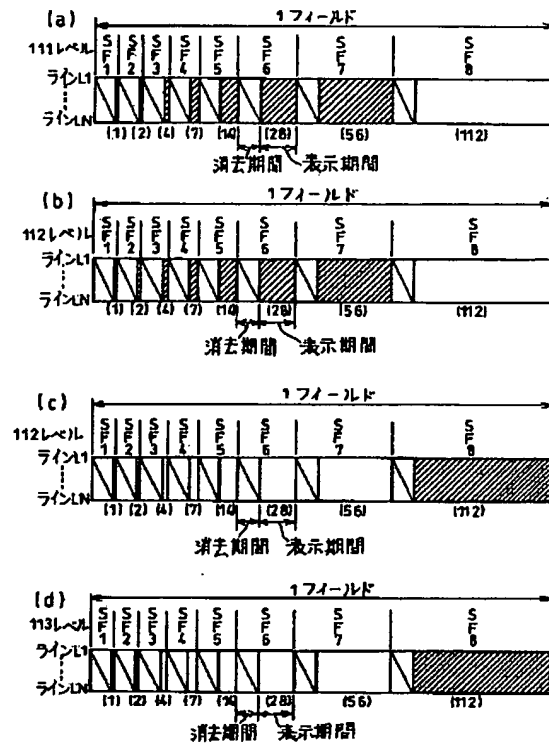
【図17】(a)(b)は、プラズマ・ディスプレイ・パネルにおける最下位フィールド付加手法の時間分割256階調表示を示す説明図である。

【図18】強誘電性液晶装置における従来手法の時間分割256階調表示を示す説明図である。

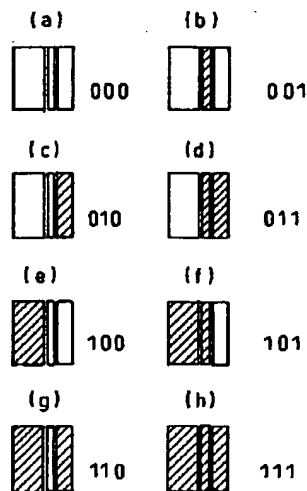
【符号の説明】

6	強誘電性液晶
L	走査電極
S	データ電極
50 S1~S3	サブデータ電極

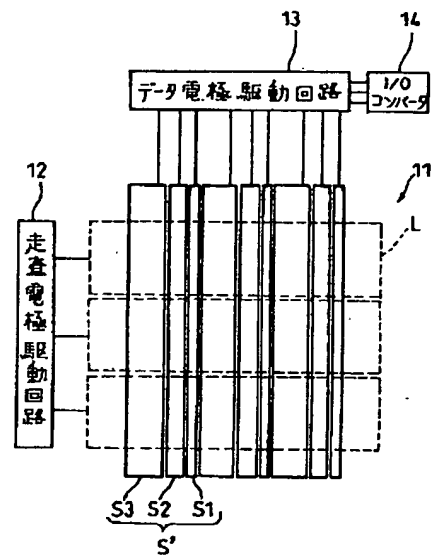
【図1】



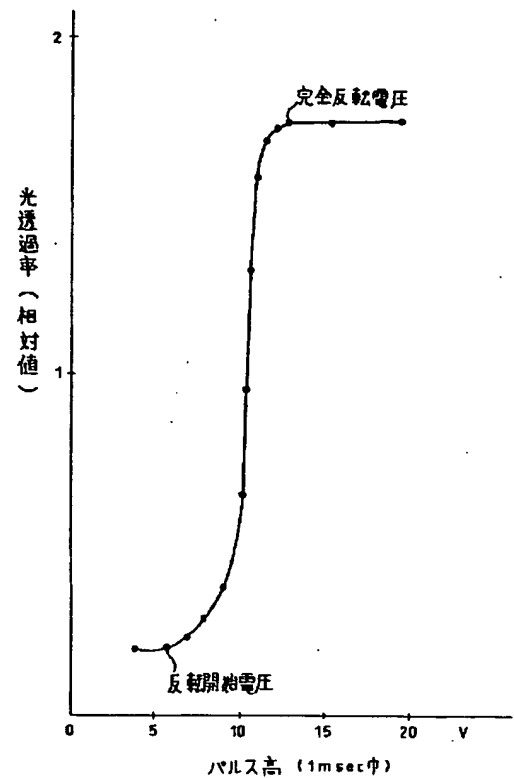
【図3】



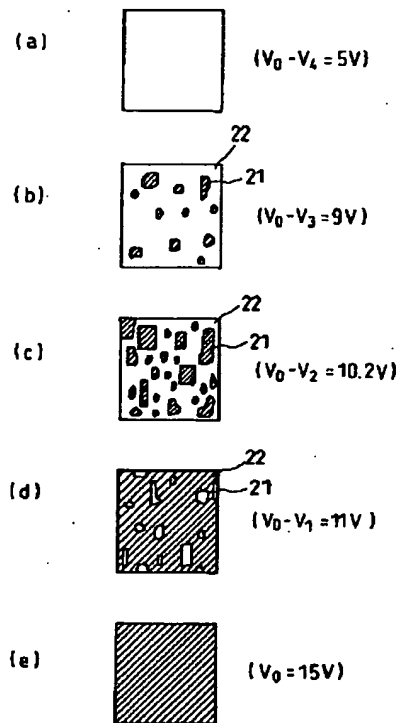
【図2】



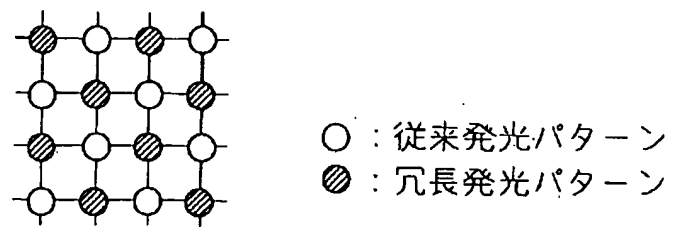
【図4】



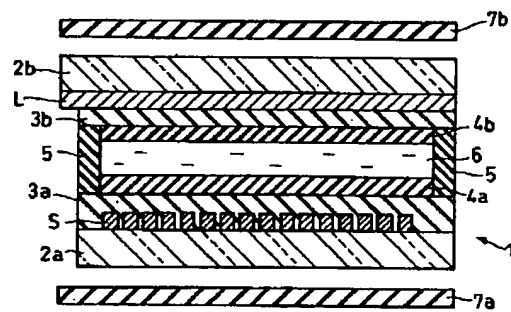
【図 5】



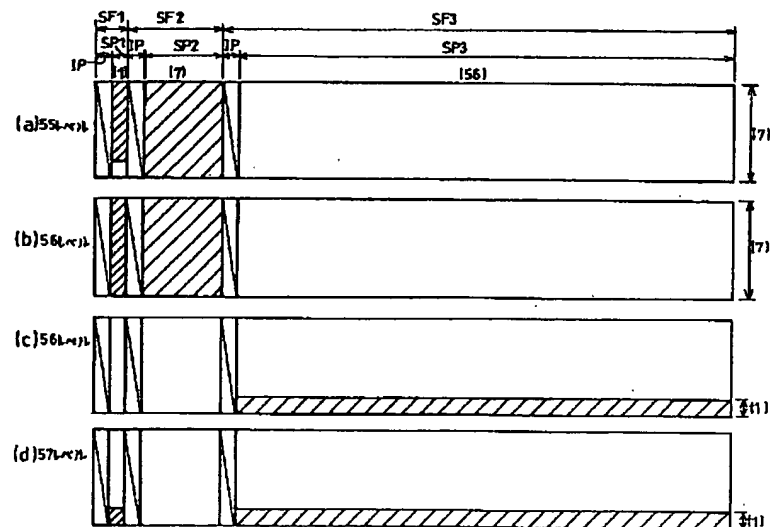
【図 9】



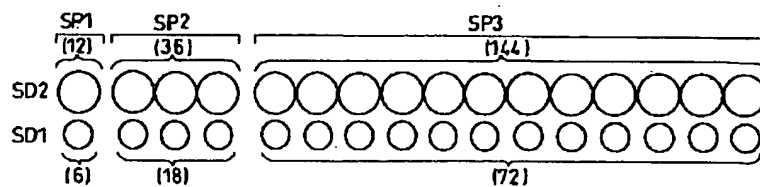
【図 10】



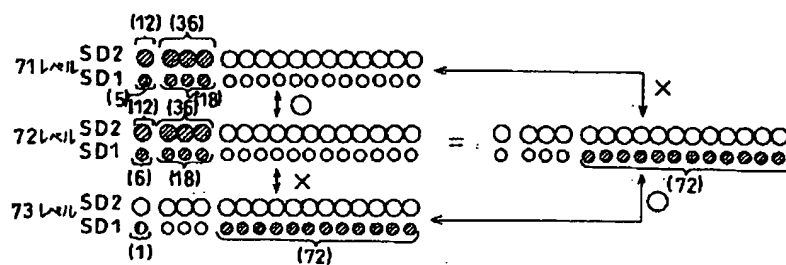
【図 6】



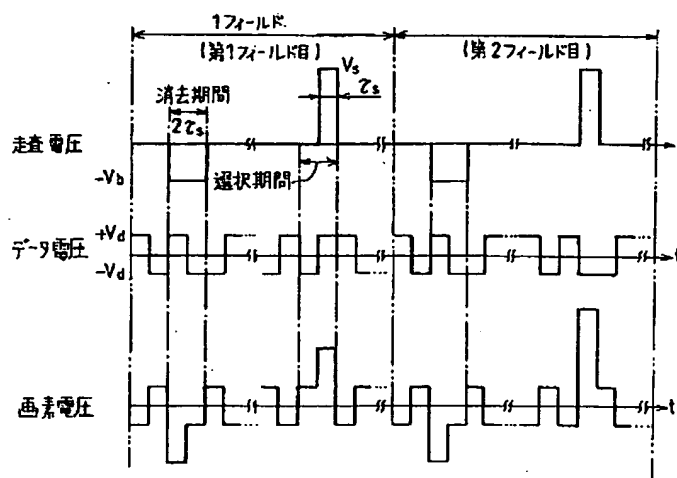
【図7】



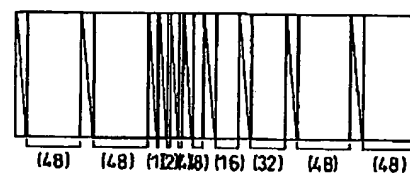
【図8】



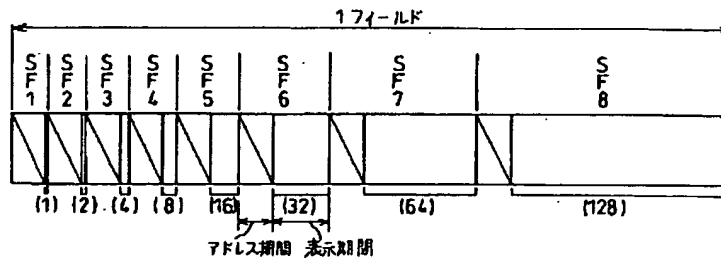
【図11】



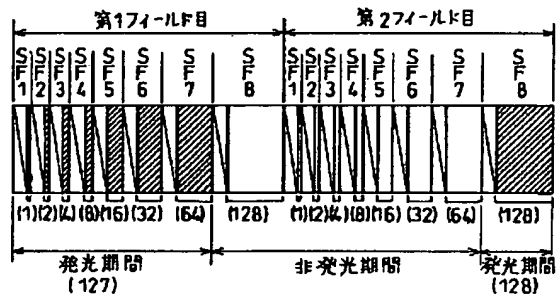
【図16】



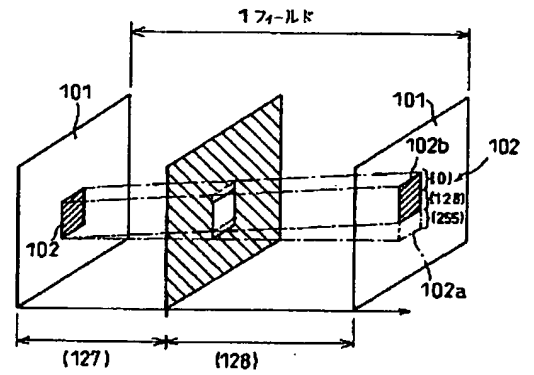
【図12】



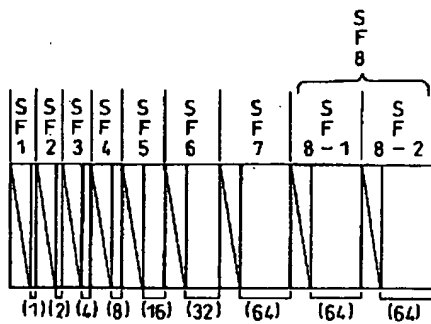
【図13】



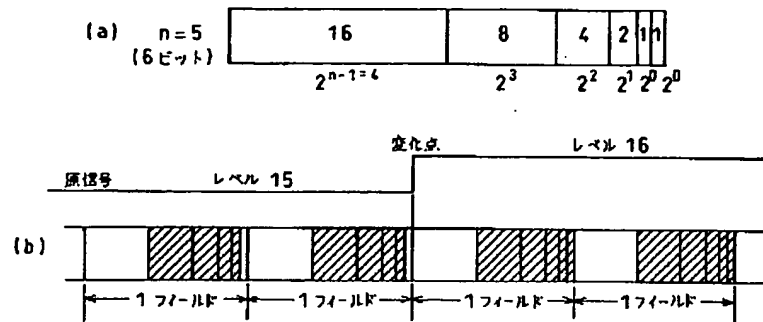
【図14】



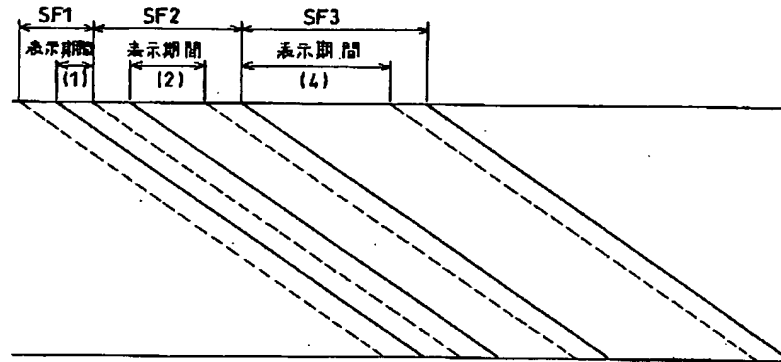
【図15】



【図17】



【図18】



フロントページの続き

(71)出願人 390040604

イギリス国

THE SECRETARY OF ST
ATE FOR DEFENCE IN
HER BRITANNIC MAJES
TY'S GOVERNMENT OF
THE UNETED KINGDOM
OF GREAT BRITAIN AN
D NORTHERN IRELAND

イギリス国 ハンプシャー ジュー14
0エルエックス ファーンボロー アイヴ
エリー ロード (番地なし) ディフェン
ス エヴァリュエーション アンド リサ
ーチ エージェンシー

(72)発明者 沼尾 孝次

大阪府大阪市阿倍野区長池町22番22号 シ
ャープ株式会社内